1. Administración del procesador
   1. Definición de procesador
   2. Planeación de trabajos
   3. Multiprocesamiento y paralelismo
   4. Uso de comandos necesarios
2. Administración de la memoria
   1. Definición de la memoria
   2. Conceptos: memoria lógica, física, virtual
   3. Administración sin intercambio o paginación
   4. Gestión de la memoria
      1. Algoritmo de reemplazo de páginas
      2. Algoritmos de paginación
      3. Aspectos en el diseño de sistemas de paginación
      4. Segmentación
   5. Esquemas de intercambio
   6. Uso de comandos necesarios

1. El procesador es el componente principal de la computadora que actúa como centro de control. Interpreta, procesa y ejecuta instrucciones.

2. La unidad de control administra los dispositivos de entrada y salida, lee los datos de la memoria de la CPU y los interpreta para ejecutarlos. Por otro lado, la unidad aritmética lógica realiza operaciones matemáticas lógicas y almacena los resultadas ahí mismo.

3. La planeación de trabajos decide qué proceso se va ejecutar y asigna los recursos necesarios. Sus principales objetivos son: justicia (todos tendrán un turno), eficiencia(cantidad de CPU ocupada), tiempo(minimizar tiempos de ejecución y respuesta), rendimiento(maximizar la cantidad de procesos completados).

4. El multiprocesamiento se caracteriza por tener varios procesadores físicamente, lo que permite la ejecución de varios procesos al mismo tiempo (hilos), mientras que el paralelismo solamente simula hacer esto dividiendo las tareas en subtareas.

5. La memoria caché es una memoria temporal similar a la RAM pero con un espacio más pequeño y limitado que nos permite acceder a datos frecuentes y recientes para aumentar la velocidad de ejecución.

6. La memoria virtual es una extensión de la memoria RAM que toma espacio del disco duro, obviamente es más lenta que la memoria RAM pero permite la ejecución de procesos más grandes.

7. La unidad de manejo de memoria es la parte del CPU encargada de convertir direcciones y comprobar permisos de accesos

8. Divide la memoria física en marcos de página y la virtual en paginas del mismo tamaño, traduciendo así a marcos de página correspondientes cada que se accede a una pagina.